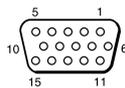
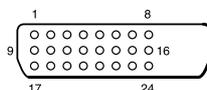


INPUT A端子
RGB入力端子(HD D-sub 15ピン、凹)



1	映像入力 (赤)R	9	N.C
2	映像入力 (緑)G	10	接地
3	映像入力 (青)B	11	接地
4	接地	12	DDC/SDA
5	接地	13	水平同期信号/ 複合同期信号
6	接地(赤用)	14	垂直同期信号
7	接地(緑用)	15	DDC/SCL
8	接地(青用)		

INPUT B端子
DVI端子(DVI-D、凹)



1	T.M.D.S. Data2 -	14	+ 5 V Power
2	T.M.D.S. Data2 +	15	Ground(return for + 5 V, HSync, and VSync)
3	T.M.D.S. Data2/4 Shield		
4	T.M.D.S. Data4 -	16	Hot Plug Detect
5	T.M.D.S. Data4 +	17	T.M.D.S. Data0 -
6	DDC Clock	18	T.M.D.S. Data0 +
7	DDC Data	19	T.M.D.S. Data0/5 Shield
8	Analog Vertical Sync	20	T.M.D.S. Data5 -
9	T.M.D.S. Data1 -	21	T.M.D.S. Data5 +
10	T.M.D.S. Data1 +	22	T.M.D.S. Clock Shield
11	T.M.D.S. Data1/3 Shield	23	T.M.D.S. Clock +
12	T.M.D.S. Data3 -	24	T.M.D.S. Clock -
13	T.M.D.S. Data3 +		

RS-232C端子(D-sub 9ピン、凹)



1	DCD	6	DSR
2	RXDA	7	RTS
3	TXDA	8	CTS
4	DTR	9	RI
5	GND		