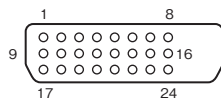
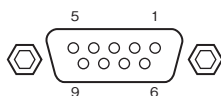


DVI-D端子(DVI-D、凹)



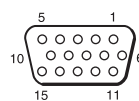
1	T.M.D.S. Data2 -	14	+5 V Power
2	T.M.D.S. Data2 +	15	Ground (return for +5 V)
3	T.M.D.S. Data2 Shield		
4	NC	16	Hot Plug Detect
5	NC	17	T.M.D.S. Data0 -
6	DDC Clock	18	T.M.D.S. Data0 +
7	DDC Data	19	T.M.D.S. Data0 Shield
8	NC	20	NC
9	T.M.D.S. Data1 -	21	NC
10	T.M.D.S. Data1 +	22	T.M.D.S. Clock Shield
11	T.M.D.S. Data1 Shield	23	T.M.D.S. Clock +
12	NC	24	T.M.D.S. Clock -
13	NC		

RS-232C端子(D-Sub9ピン、凹)



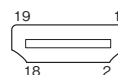
1	NC	6	NC
2	RXDA	7	RTS
3	TXDA	8	CTS
4	DTR	9	NC
5	GND		

RGB入力端子(ミニ D-sub15ピン、凹)



1	映像入力 (赤) R	9	DDC用電源入力
2	映像入力 (緑) G	10	接地
3	映像入力 (青) B	11	接地
4	接地	12	DDC/SDA
5	RESERVE	13	水平同期信号
6	接地 (赤用)	14	垂直同期信号
7	接地 (緑用)	15	DDC/SCL
8	接地 (青用)		

HDMI端子(HDMI、凹) ※VPL-FH500/FH500Lのみ



1	T.M.D.S. Data2 +	11	T.M.D.S. Clock Shield
2	T.M.D.S. Data2 Shield	12	T.M.D.S. Clock -
3	T.M.D.S. Data2 -	13	CEC
4	T.M.D.S. Data1 +	14	RECERVED (N.C.)
5	T.M.D.S. Data1 Shield	15	SCL
6	Data1 -	16	SDA
7	T.M.D.S. Data0 +	17	DDC/CEC GND
8	T.M.D.S. Data0 Shield	18	+5V Power
9	T.M.D.S. Data0 -	19	Hot Plug Detect
10	T.M.D.S. Clock +		